Previous Doc Next Doc Go to Doc# First Hit

☐ Generate Collection

L9: Entry 1 of 1

File: JPAB

8-65097

Mar 8, 1996

PUB-NO: JP408065097A

DOCUMENT-IDENTIFIER: JP 08065097 A

TITLE: SURFACE ACOUSTIC WAVE FILTER DEVICE

PUBN-DATE: March 8, 1996

INVENTOR-INFORMATION:

NAME

COUNTRY

ICHIKAWA, SATOSHI KURODA, YASUSHI

ETSUNO, MASAYOSHI

ASSIGNEE-INFORMATION:

NAME

COUNTRY

TOSHIBA CORP

APPL-NO: JP06195454

APPL-DATE: August 19, 1994

INT-CL (IPC):  $\underline{H03} + \underline{9/64}$ ;  $\underline{H03} + \underline{9/145}$ 

ABSTRACT:

PURPOSE: To reconcile sufficient band widths and out-of-band attenuation amount by adding a notch filter composed of at least one or more resonators to at least one of the input/output of an interdigital transducer (IDT) serially and in parallel.

CONSTITUTION: IDT11 to 13 having reflectors Gr 7 and Gr 8 on the both sides are arranged in a horizontal line on a substrate. The electric signals inputted from a pad 1 pass a serial/parallel resonator, the signals are transmitted to the IDT 11 and the IDT 13, and the surface acoustic waves excited by these IDT are received in the IDT 12 at the center. The pad 1 is serially connected with a resonator (I) and a resonator (II) and the pad 1 is further connected with a resonator (III) in parallel. In this stage, the resonator (I) is composed of reflectors Gr 9 and Gr 10 and the IDT 14 held by the reflectors, the resonator (II) is composed of reflectors Gr 9a and Gr 10a and the IDT 15 held by the reflectors, and the resonator (III) is composed of reflectors Gr 9b and Gr 10 and the IDT 16 held by the reflectors.

COPYRIGHT: (C) 1996, JPO

Previous Doc Next Doc Go to Doc#

# (19)日本国特許庁 (JP) (12) 公開特許公報 (A)

FΙ

# (11)特許出願公開番号

# 特開平8-65097

(43)公開日 平成8年(1996)3月8日

(51) Int.CL<sup>8</sup>

H03H 9/64

識別記号

庁内整理番号

Z 7259-5 J

9/145

Z 7259-5 J

技術表示箇所

# 審査請求 未請求 請求項の数2 OL (全 9 頁)

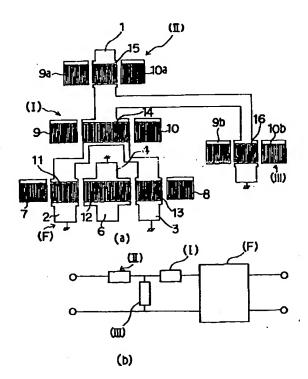
(21)出願番号	<b>特膜平6</b> -195454	(71)出顧人	000003078
		7.2	株式会社東芝
(22)出廣日	平成6年(1994)8月19日	•	神奈川県川崎市幸区堀川町72番地
		(72)発明者	市川、職
			神奈川県川崎市幸区堀川町72 株式会社東
			芝堀川町工場内
		(72)発明者	黒田 孝史
			神奈川県川崎市幸区堀川町72 株式会社東
		•	芝堀川町工場内
		(72)発明者	越野 昌芳
			神奈川県川崎市幸区場川町72 株式会社東
			芝堀川町工場内
		(74)代理人	弁理士 須山 佐一

# (54) 【発明の名称】 弾性表面波フィルタ装置

# (57)【要約】

【目的】 3107 共振子型構造をベースに充分な帯域幅 と帯域外減衰量を両立させる。

【構成】 圧電性基板上に形成された 3個の IDTとその 両側に形成された反射器とを備え、IDTの入出力の少な くとも 1方に、少なくとも 1つ以上の共振子よりなるノ ッチフィルタを直列および並列に付加する。



#### 【特許請求の範囲】

【請求項1】 圧電性基板上に形成された 3個のくし形 変換器とその両側に形成された反射器とを備えた弾性表 面波フィルタ装置において、

前記くし形変換器の入出力の少なくとも 1方に、少なく とも 1つ以上の共振子よりなるノッチフィルタを直列お よび並列に付加したことを特徴とする弾性表面波フィル 夕装置。

【請求項2】 請求項1記載の弾性表面波フィルタ装置 において、前記直列に付加されたノッチフィルタの反共 10 振周波数は前記くし形変換器の通過帯域内よりも高域側 に、前記並列に付加されたノッチフィルタの共振周波数 は前記くし形変換器の通過帯域内よりも低域側に設定さ れていることを特徴とする弾性表面波フィルタ装置。

#### 【発明の詳細な説明】

#### [0001]

【産業上の利用分野】本発明は弾性表面波を用いた移動 体通信用フィルタ装置に関わり、とくに共振子型構成を とる弾性表面波フィルタ装置に関する。

# [0002]

【従来の技術】近年、電波を利用する電子機器のフイル タ、遅延線、発振器等の素子として、多くの弾性表面波 装置が用いられている。とくに、小型・軽量でかつフイ ルタとしての急峻遮断性能が高い弾性表面波フィルタ装 置は、移動体通信分野において、携帯端末装置の RF 段 および IF 段のフイルタとして多用されるようになって きており、外部でチューニングすることなく必要とする 広い通過帯域で低損失を実現し、通過帯域外においては 急峻かつ充分に減衰する高性能なことが要求されてい る。

【0003】自動車電話用やその他の移動体通信に用い られる弾性表面波フィルタの構成としては共振子を梯子 状に接続した LADDER 型、くし形変換器(以下、IDT と 略称)を複数個並べた HDT 型、数個のIDT を両側で反 射器で挟んだ共振子型などが用いられている。とくに帯 域外抑圧度を重視した場合、フイルタの入出力インピー ダンスを 50 Ωにあわせたい場合などに共振子型フイル タ構造とすることが多い。 自動車電話用やその他の移 動体通信に用いられる弾性表面波フィルタの構成として は共振子を梯子状に接続した LADDER 型、くし形変換器 40 (以下、IDT と略称)を複数個並べた IIDT 型、数個の IDT を両側で反射器で挟んだ共振子型などが用いられて いる。とくに帯域外抑圧度を重視した場合、フイルタの 入出力インピーダンスを 50 Ωにあわせたい場合などに 共振子型フイルタ構造とすることが多い。

【0004】従来の共振子型フイルタ構成を図9および 図11により説明する。図9は、共振子型フイルタ構造 のなかでも帯域外減衰量を向上させるため鏡面対称に 2 つの共振子型フイルタを接続してある。また図11は1 段構成の共振子型フイルタを示す。 図9において、パ 50 【0011】本発明の弾性表面波フィルタ装置が主に使

ッド1は入力信号端子に接続され、パッド2、3は入力 側の接地(以下、GNDと略称)におとされている。パッ ド1、3にて IDT12に電気信号が入力されると圧電性 基板上に弾性表面波が発生し、これは IDT11、 IDT1 3によって受けられ再度電気信号に変わる。この電気信 号が IDT11a、 IDT13aによって再び弾性表面波と なり、最後に IDT12aにて受けとられ電気信号に変換 された後、パッド6を介して出力信号端子へ出力され る。パッド4、5は出力側 GNDに接続され、入出力 GND は互いに接続され共通の電位となっている。なお、 IDT 11、IDT13の外側に反射器7および8が、IDT11 a、IDT13aの外側に反射器7aおよび8aがそれぞ れ配設されている。この構成で得られた周波数特性を図 10に示す。また、図11に示す 1段構成の共振子型フ イルタで得られた周波数特性を図12に示す。

# [0005]

【発明が解決しようとする課題】しかしながら、この 1 段構成の共振子型フイルタは、低損失ではあるが帯域外 減衰量が不十分であり、また帯域外減衰量を確保するた 20 め多段にすると帯域内での損失が悪化するという問題が

【0006】また、 LADDER 型フイルタにおいては帯域 内での低損失は得られるものの帯域外については、直列 共振子の反共振点、並列共振子の共振点では高い減衰量 が得られるが、より広い周波数範囲では減衰量が不十分 となる傾向がみられるという問題があった。

【0007】本発明はこのような課題に対処するために なされたもので、 3IDT 共振子型構造をベースに充分な 帯域幅と帯域外減衰量を両立させた弾性波表面波フィル 30 夕、とくに自動車電話などの移動体通信用弾性表面波フ ィルタ装置を提供することを目的とする。

#### [0008]

【課題を解決するための手段】本発明の弾性表面波フィ ルタ装置は、圧電性基板上に形成された 3個の IDTとそ の両側に形成された反射器とを備え、IDTの入出力の少 なくとも 1方に、少なくとも 1つ以上の共振子よりなる ノッチフィルタを直列および並列に付加したことを特徴 とする。

【0009】また、直列に付加されるノッチフィルタの 反共振周波数は IDTの通過帯域内よりも高域側に、前記 並列に付加されたノッチフィルタの共振周波数は IDTの 通過帯域内よりも低域側に設定されていることを特徴と する。

【0010】本発明に係わるノッチフィルタはそれが接 続された 3個の IDTと同一の圧電性基板上に形成されて いることが好ましく、また、ノッチフィルタの構成は1 個のIDTおよびそれをはさむ 1対の反射器よりなる弾性 表面波共振子、または 1個のIDTのみからなる弾性表面 汝共振子であることが好ましい。

用されるコードレス電話や携帯電話における RF フイルタの帯域は 1%から 5%である。これを実現する上において本発明に係わる圧電性基板は、 2%以上の電気機械結合係数を有することが好ましい。具体的には36°Y-Xタンタル酸リチウム、64°Y-Xニオブ酸リチウム、41°Y-Xニオブ酸リチウム等を挙げることができる。

### [0012]

【作用】くし形変換器の入出力の少なくとも 1方に、少なくとも 1つ以上の共振子よりなるノッチフィルタを直列および並列に付加すると、充分な帯域幅と帯域外減衰 10 量を両立させることができる。すなわち 3IDT の段数を極力減らし、帯域幅を確保し、引換えに劣化した帯域外特性をノッチフィルタで補うことにより充分な帯域外減衰量を得ることができる。

### [0013]

【実施例】図1(a)は本実施例に係わる電極パターン図である。また、図1(b)は3IDTおよびノッチフィルタの接続状態を示す概念図である。両側に反射器 Gr7、Gr8を有してIDT11、IDT12、IDT13が横一列に、64°Y-Xニオブ酸リチウム(LINDOs)基板上20に配設される。パッド1から入力された電気信号は接続された直並列共振子を通りIDT11およびIDT13に伝えられ、これらにより励起された弾性表面波は中央のIDT12で受けられる。その際漏洩した表面波も両側の反射器 Gr7および Gr8で反射され再度IDT側へ返されるため、この電極構造は基本的に低損失フィルタに適している。ここで中央のIDT12はパッド6が出力端子、他のパッド2、パッド3、パッド4はGNDに接続される

【0014】パッド1には、共振子(I) および共振子(I 30 I)が直列に、さらに共振子(III) が並列に、それぞれ接続されている。ここで共振子(I) は、反射器 Gr 9、 Gr 10とそれによって挟まれた IDT14より、共振子(I I)は、反射器 Gr 9 a、 Gr10 aとそれによって挟まれた IDT15より、共振子(III) は、反射器 Gr 9 b、 Gr 10 bとそれによって挟まれた IDT16より構成されている。この直列および並列接続の共振子がノッチフィルタとして働いている。図1(b)にそのノッチフィルタの接続状態をブロック図的に示す。

【0015】本実施例に係わる弾性表面波フィルタ装置 40 の周波数特性に関するシュミレーションを行った。その結果を図2~図6に示す。図2は共振子(I)、共振子(II)および共振子(III)が接続されていないとした場合を、図3は共振子(I)のみの場合を、図4は共振子(II)のみの場合を、図6は本実施例の場合をそれぞれ示す。図2は従来の弾性表面波フィルタ装置のシュミレーション結果でもある。

【0016】本実施例は 3IDT でシステム帯域を作成 波数特性を示す図であ し、低域側の減衰量を並列配置の共振子(III) の共振点 【図11】従来の 18 で、高域側の減衰量を 2つの直列配置の共振子(I) およ 50 極パターン図である。

び共振子(II)の反共振点で確保するように周波数設定した。図6に示すように、本実施例のシュミレーション結果は、従来の 3IDT 単体の場合に比較して共振子の共振もしくは反共振点に相当する周波数で明らかに減衰量は増加している。

【0017】本実施例で得られた弾性表面波フィルタ装置の周波数特性の実測値を図7および図8に示す。図7に示すように、帯域での挿入損失は3dBにとどまりながらも、帯域外減衰量は20dBを確保している。また図8に示すように、この帯域外減衰量は広い周波数帯にわたって維持されている。その結果、本実施例で得られた弾性表面波フィルタ装置は十分実用に耐え得ることができる

【0018】なお、3IDT やこれに直列および並列に付加したノッチフィルタの数は、目的とするフィルタ特性によって任意に選択することができる。また、ノッチフィルタの配列も入力側、出力側に任意に選択することができる。さらに基板として36°Y-X タンタル酸リチウム(LiTaOs)を用いても本実施例と同様な効果を得ることができる。

#### [0019]

【発明の効果】本発明の弾性表面波フィルタ装置は、圧電性基板上に 3個の IDTとその両側に反射器を備えた、IDTの入出力の少なくとも 1方に、少なくとも 1つ以上の共振子よりなるノッチフィルタを直列および並列に付加したので、広帯域で低損失かつ帯域外減衰量を大きくとることができ、充分な帯域幅と帯域外減衰量を両立させることができる。

### 【図面の簡単な説明】

【図1】実施例1に係わる弾性表面波フィルタ装置の電 極パターン図である。

【図2】共振子(I)、(II)および(III)が接続されていない場合の周波数特性を示す図である。

【図3】共振子(I) のみの場合の周波数特性シュミレーション結果を示す図である。

【図4】共振子(II)のみの場合の周波数特性シュミレー ション結果を示す図である。

【図5】共振子(III) のみの場合の周波数特性シュミレーション結果を示す図である。

(図6)本実施例の場合の周波数特性を示す図である。

【図7】本実施例の場合の周波数特性の実測値を示す図である。

【図8】本実施例の場合の広域周波数特性の実測値を示す図である。

【図9】従来の 2段構成の共振子型フィルタ装置の電極 パターン図である。

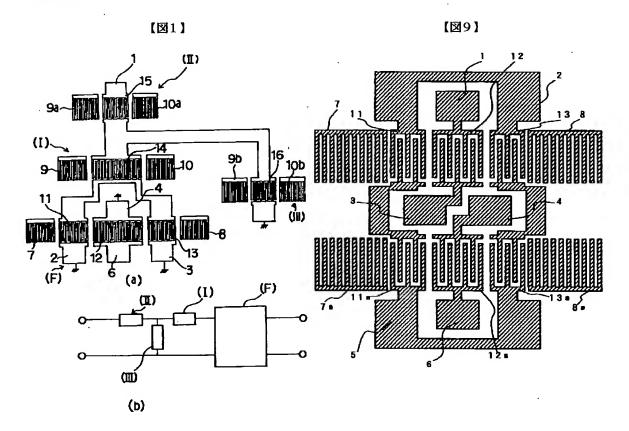
【図10】従来の2段構成の共振子型フィルタ装置の周波数特性を示す図である。

【図11】従来の1段構成の共振子型フィルタ装置の電極パターン図である。

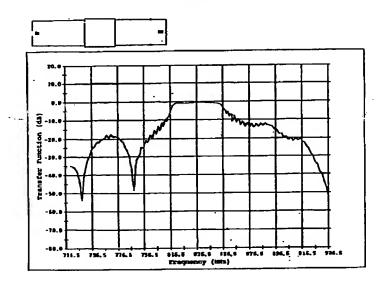
5

【図12】従来の 1段構成の共振子型フィルタ装置の周 波数特性を示す図である。 1~6·········· 反射器、11~1 6······· IDT。

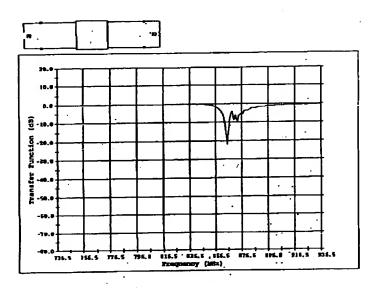
【符号の説明】



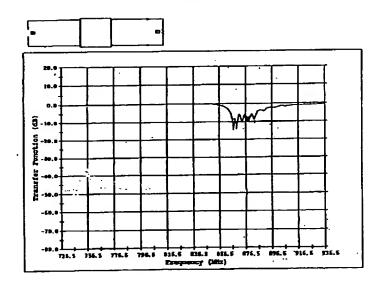
【図2】



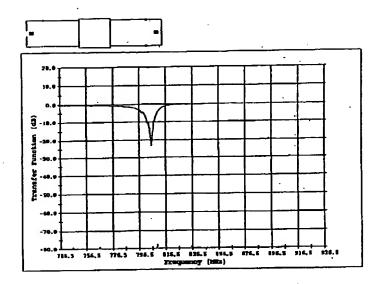
【図3】



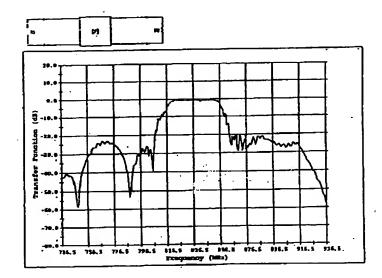
【図4】



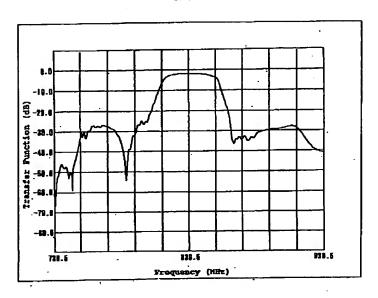
【図5】



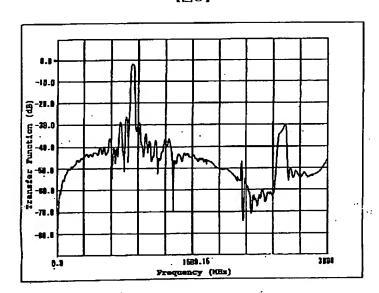
【図6】



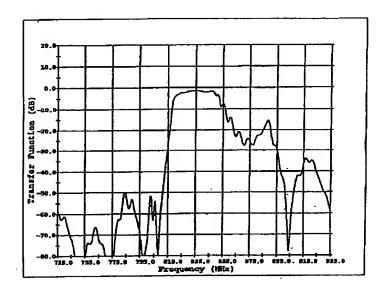
【図7】



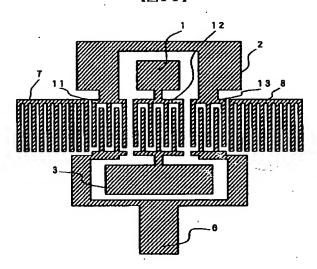
【図8】



【図10】



【図11】



【図12】

